



대학원 입학 설명회

전자컴퓨터공학과 전자공학전공

Contents

대학원 소개

전자컴퓨터공학과 전자공학전공 소개 및 대학원 과정 안내

연구실 소개

전자컴퓨터공학과 전자공학전공 12개 연구실 소개

지원 및 혜택

전남대학교 재원 지원 및 혜택 안내

대학원 입학 안내

2021학년도 후기 일반대학원 일반전형 입학 안내

대학원 소개

(1) 전자컴퓨터공학과 전자공학전공

❖ 전자공학

고전적 전자공학은 전자소자에 기반을 두어 정보의 생성, 전달, 가공 및 관리 기술을 개발하는 학문으로서 통신공학, 전파공학, 반도체 소자 및 집적회로 설계, 제어·로봇공학 그리고 신호처리를 포함한다. 그러나 최근 30년간 집적회로 및 컴퓨터의 급진적인 발전과 함께, 전자공학은 꾸준히 진화하고 있다. 즉, **하드웨어를 넘어 시스템 및 응용 소프트웨어로 영역을 확장**하였으며, **4차 산업혁명시대의 지능형 학문으로 발전**하고 있다. 특히 통신공학, 제어·로봇공학, 신호처리, 집적회로 설계 등은 인공지능 기술과 밀접하게 융합되어 고부가가치 시스템 및 서비스 창출하고 있다.

❖ 교육목표

광범위한 차세대 전자 기술을 발전시킬 독창적 연구개발과 전문 업무를 수행하기에 충분한 지식과 능력을 갖춘 연구자 및 기술자 양성

❖ 교과과정

전자공학과 관련된 여러 분야에서 다양한 주제로 연구를 계획하고, 수행할 수 있도록 구성

대학원 소개 (2) 대학원 과정

가. 학위 과정별 수료 기준

구분	석사과정		학·석사연계과정*		박사과정		석·박사통합과정	
	일반 수료	조기 수료	일반 수료	조기 수료	일반 수료	조기 수료	일반 수료	조기 수료
등록 학기	4	2~3	4	2~3	4	3	8	5~7
평균 평점	3.0	4.3	3.0	3.0	3.0	4.3	3.0	4.0
취득 학점	24		24		36		54	
이수인정학점 (학칙 제69조)	C 이상				B 이상			
학과최소이수학점 (전자공학전공)	12		12		18			
학위명(국문, 영문)	공학석사 (Master of Engineering)				공학박사 (Doctor of Philosophy)			

- ✓ 학부에서 대학원 교과목 6학점을 선 이수하고, 입학한 자(학칙 제73조 제2항 2호 해당자)는 평점 4.0이상일 경우 조기 수료 가능함

대학원 소개 (2) 대학원 과정

나. 전 과정 졸업 요건

- 졸업자격시험(외국어시험, 종합시험) 면제 또는 합격
- 학위과정별 학위논문 제출 자격 충족 (전자공학전공내규 확인)
- 학위논문 제출

< 학·석사연계과정* : 학사과정 → 대학원과정 >

- 학사학위 과정과 대학원 교과과정을 상호 연계하여 졸업(수료)학점을 취득함으로써 학사 및 석사과정 수업연한을 단축하여 학사학위와 석사학위 취득이 가능한 학사제도
- **특전 사항**
 - 대학원 석사과정 입학 무시험 특별전형
 - 학부 졸업학점 감축 : 일반선택에서 6학점 감축(140학점 → 134학점) ※ 대신 학부과정에서 대학원과정 6학점 이수
 - 학부연구생으로 선발되어 연구실 지도교수가 부여한 연구프로젝트를 수행하면 소정의 연구 활동비 지원
(학·석사학위연계과정 대학원 연구생 지원사업)
 - 대학원 석사과정 입학금 및 수업료 일부 면제

대학원 소개

(2) 대학원 과정

< 학위과정 변경 제도 : 석사과정 → 석·박사학위통합과정 >

- 목 적 : 석사학위과정에서 석·박사학위통합과정으로 중간 진입을 허용하는 제도
- 대상 학과 : 박사과정이 개설된 학과(전공) 및 협동과정
- 선발 시기 : 매 학년도 학기 개시 전
- 지원 자격 : 다음 각 호의 조건을 모두 갖춘 자
 - 석사학위과정을 이수 중인 자(수료자 제외)
 - 해당 학과 내규를 충족하는 자
 - 아래 학기별 이수학점 및 평균평점 이상 취득한 자

구분	1학기	2학기	3학기	4학기 이상
이수학점	6학점	12학점	18학점	24학점
총 평균평점	3.5 (4.5만점 기준)			

연구실 소개

❖ 분야별 연구실 목록

전자파 및 통신		신호처리 및 제어		반도체 및 회로설계	
초고주파연구실	임영석	지능전자연구실	김진영	반도체소자연구실	지택수
디지털통신연구실	김대진	영상정보처리시스템연구실	홍성훈	집적소자&회로연구실	이명진
광통신연구실	최수일	디지털신호처리연구실	백성준		
광대역무선통신연구실	정태진	뉴미디어신호처리연구실	김동국		
정보통신연구실	황인태	차세대지능제어연구실	최현덕		

❖ 교수 및 연구실 정보

- 교수 정보 : 전자공학과 홈페이지(<http://ee.jnu.ac.kr>) - 학과소개 - 교수진
- 연구실 정보 : 전자공학과 홈페이지(<http://ee.jnu.ac.kr>) - 대학원 - 연구실

연구실 소개 전자파 및 통신

연구실명	초고주파연구실 (Microwave Lab)
지도교수	임영석
연구분야	초고주파공학
연구내용	최근 이동통신 및 정보통신의 발달에 힘입어 전자파에 대한 관심은 날이 갈수록 더해만 가고 있고, 위성시대를 맞이하여 위성통신 등에서 요구하는 기술개발을 위해 MIC설계와 전자파 해석에 관한 연구를 하고 있으며, 통신 및 전자파 관련 연구를 위하여 이동통신, 위성통신, 방송통신시스템, 레이다, 마이크로파 및 전자파 방해(EMI) 등의 분야에 대한 학술적 이론 및 실험에 중점을 두고 있다. 현 주요 연구 분야로는 RF Front-End Module, Power Module 설계 및 Antenna Pattern 분석 등으로 이와 관련된 프로젝트를 진행 중에 있다.
수행과제	1. EMI Filter 설계 Tool 개발 (LG Innotek, 2016. 8. 1. ~ 2017. 7. 31.) 2. 고전력용 변압기 설계 (LG Innotek , 2017. 11. 2. ~ 2018. 10. 1.) 3. OLED TV用 Slim EMI Filter 개발 (LG Innotek , 2019. 1. 2. ~ 2019. 12. 31.)
지원 및 혜택	➤ 소정의 장학금 지급 및 논문 발표 및 게재 지원

연구실 소개 전자파 및 통신

연구실명	디지털통신연구실 (Digital Communication Lab)
지도교수	김대진
연구분야	디지털통신/디지털방송
연구내용	● 디지털 방송 분야 - UHDTV 및 홈 네트워킹 기술 - 디지털방송 정책 ● 디지털 통신 분야 - 통신용 및 방송용 모뎀의 설계 및 구현 - IoT 통신 프로토콜 설계 및 구현 ● 자동차 통신 분야 - 차 내부 통신, 차간 통신, V2X - TPMS(타이어 압력 측정 시스템)
수행과제	문화기술연구개발, 청각장애인을 위한 지능형 전시해설 문자/한국수어 변환 기술개발 (한국콘텐츠진흥원, 2020. 4. 1. ~ 2022. 12. 31.)
지원 및 혜택	➤ 소정의 장학금 지급 ➤ 논문 발표 및 게재 지원

미국식(ATSC 3.0) UHD TV



유럽식(DVB-T2) UHD TV

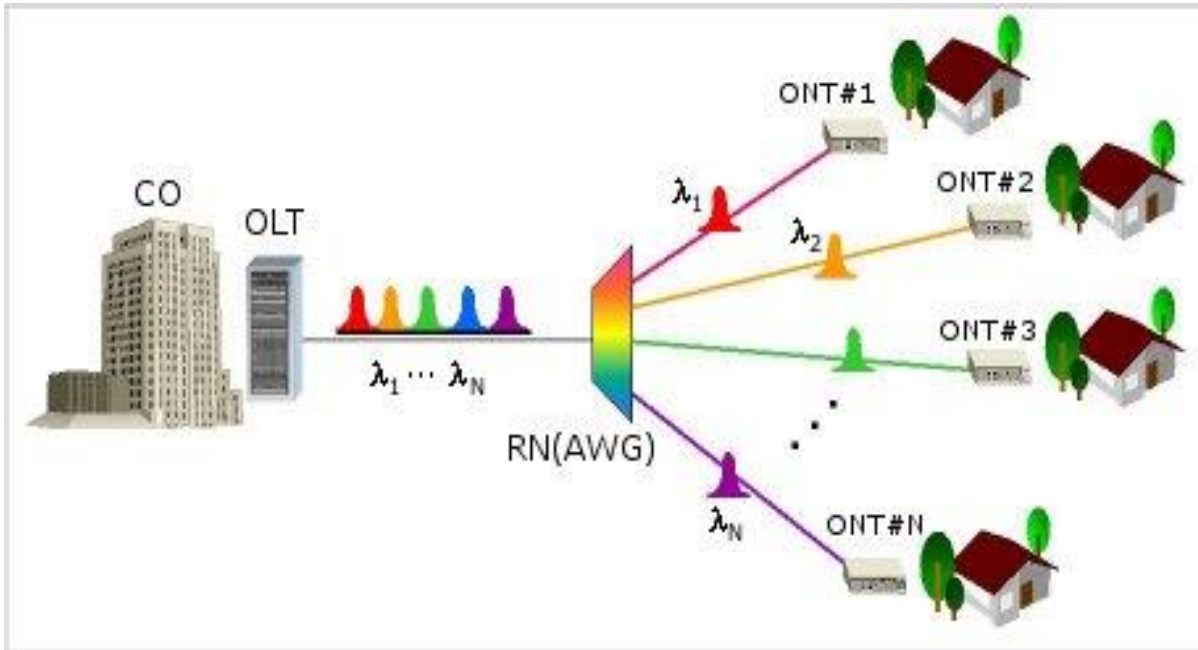


< 디지털통신연구실(Digital Communication Lab) : 연구 관련 이미지 >

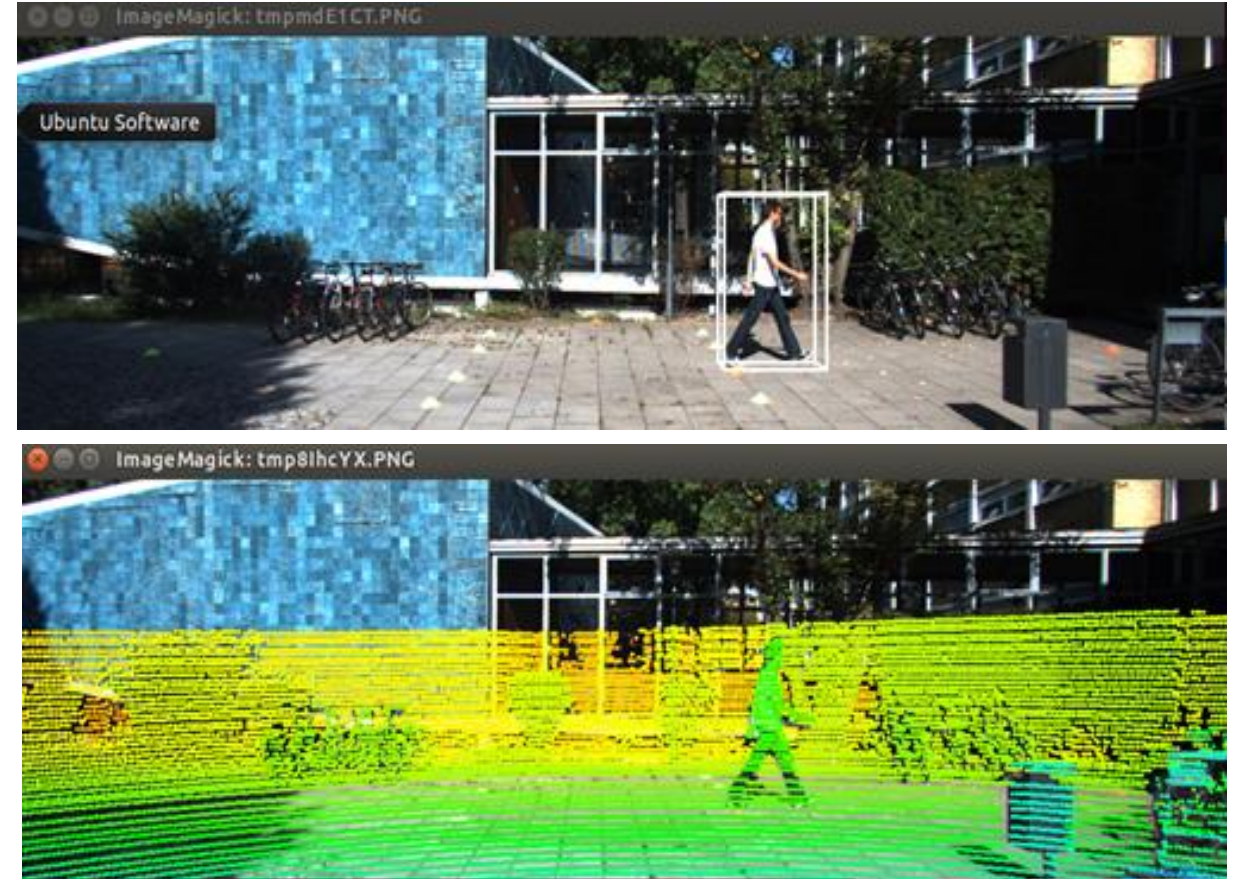
연구실 소개 전자파 및 통신

연구실명	광통신망연구실 (Optical Communication Lab)
지도교수	최수일
연구분야	광통신
연구내용	광통신연구실은 광통신, 무선광통신 및 광기반 응용기술을 연구한다. 광통신 분야는 WDM, OFDM, NG-PON2와 같은 차세대 가입자망(AN) 및 전송망 관련 시스템 기술 및 서비스를 연구한다. 무선광통신 분야는 반도체 LED 기반 가시광 통신(VLC), 광 카메라 통신(OCC), 실내 측위 및 관련 서비스를 연구한다. 광기반 응용기술 분야는 LiDAR를 활용한 센서 융합, LiDAR와 카메라 기반 환경인지 및 자율주행 관련 서비스 기술을 연구한다.
수행과제	1. 라이다와 카메라 센서 융합 기반 환경 인지 기술 (한국연구재단, 2018 ~ 2021) 2. 대학ICT연구센터육성지원사업 (과학기술정보통신부, 2016 ~ 2021)
지원 및 혜택	➤ 연구비 지급 (석사과정 60~70만원/월, 박사과정 100~120만원/월)

차세대 광통신망



융합센서기반 딥러닝 보행자 검출



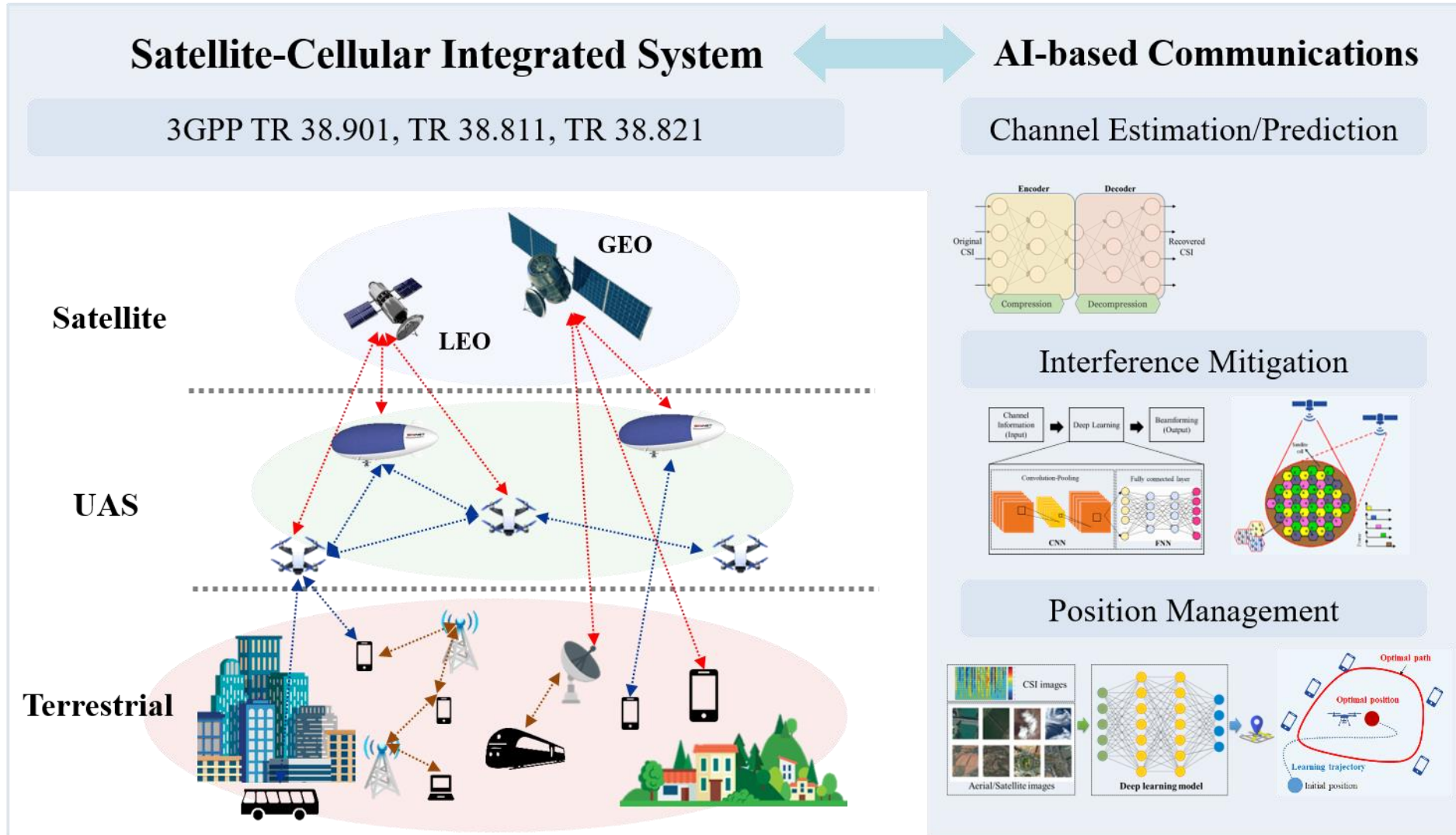
< 광통신망연구실 (Optical Communication Lab) : 연구 관련 이미지 >

연구실명	광대역무선통신연구실 (Broadband Wireless Communication Lab)
지도교수	정태진
연구분야	이동통신
연구내용	광대역 무선통신 연구실은 다양한 디지털 멀티미디어 서비스를 가능하게 하는 차세대 고속무선통신 시스템의 변복조 관련 모뎀 칩 핵심 알고리즘을 개발하고 실제 하드웨어 구현을 통하여 성능을 검증한다. 특히 중점 연구 분야로 차세대 이동통신 기술로 다중 송수신 안테나를 이용한 시공간부호 MIMO, MIMO-OFDM 알고리즘 연구를 진행 중이다.
수행과제	1. 직교 Faster-Than-Nyquist 신호 기반의 주파수 효율적인 디지털 전송 시스템 연구 (한국연구재단, 1억 5천만원, 2018. 5. ~ 2021. 4.) 2. SFN 환경에서 LDM-MIMO 시스템의 계층별 수신 방안 및 성능 분석 연구 (한국전자통신연구원, 약 3천만원, 2019. 5. ~ 2019. 11.) 3. 신재생-연계 수소에너지 시스템 설계 및 요소기술 개발 (한국전력공사, 약 1억 5천만원, 2017. 10. ~ 2019. 10.)
지원 및 혜택	➤ 연구비 지급 (석사과정 100만원/월, 박사과정 150만원/월) ➤ 국내외 논문발표 및 학회 참가비 지원

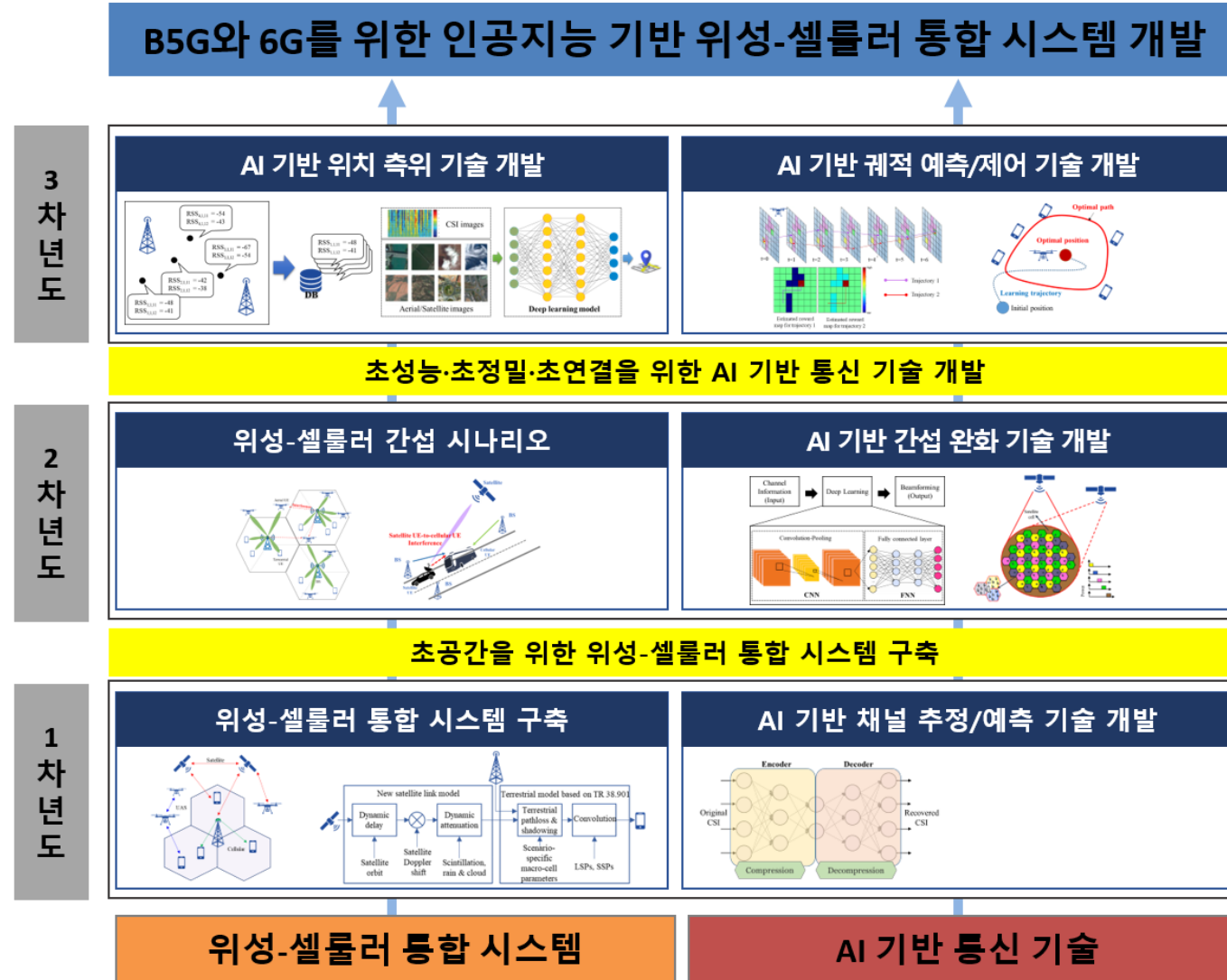
연구실 소개 전자파 및 통신

연구실명	정보통신연구실 (ITRL: Information and Telecommunication Research Lab.)
지도교수	황인태
연구분야	차세대 AI융합 정보/무선/이동/차량통신
연구내용	정보통신연구실(ITRL: Information and Telecommunication Research Lab.)은 차세대 AI융합통신[차세대 AI(Artificial Intelligence)융합(Convergence) 정보/무선/이동/차량통신]의 주요 핵심기술에 관한 연구를 수행한다. 차세대 AI융합통신은 고속 데이터 전송, 저지연/고신뢰성 통신 서비스, 초고용량의 실감형 증강/가상현실 서비스, 홀로그램 서비스, 자율주행 자동차, 촉감인터넷, 초연결 IoT 서비스 및 초연결 통신을 제공 한다. 주로 MIMO(Multiple-Input and Multiple-Output), OFDM(Orthogonal Frequency-Division Multiplexing), OFDMA(Orthogonal Frequency-Division Multiple Access), Beamforming, V2X(Vehicle-to-Everything), Machine Learning 및 Deep Learning 등을 응용하는 융합통신 연구를 수행한다.
수행과제	1. B5G와 6G를 위한 인공지능 기반 위성-셀룰러 통합 시스템 개발 (중견연구지원사업, 1억원/1년, 2021. 3. 1. ~ 2024. 2. 29.) 2. 도시 재난재해 대응 ICT 융합 시스템 연구 (대학ICT연구센터육성지원사업, 3천만원/1년, 2021. 1. 1. ~ 2021. 12. 31.)
지원 및 혜택	➤ 연구비 지급 - 석사과정 : 1백만원 ~ 1백5십만원/월 - 박사과정 : 2백만원 ~ 2백5십만원/월 - 박사후연구원 : 3백만원 ~ 3백5십만원/월 ➤ 국내 학술 논문발표 : 3 ~ 4회, 해외 학술 논문발표 : 1 ~ 2회

정보통신연구실: 연구의 목표 및 내용



정보통신연구실: 연구의 추진 체계도



연구실명	지능전자연구실 (Intelligent Electronics Lab)
지도교수	김진영
연구분야	신호처리
연구내용	지능전자연구실은 신호처리 및 인공지능 기술 기반의 전자공학 융합시스템 개발 연구를 진행하고 있다. 딥러닝(deep learning) 인식기술을 활용한 오디오/영상 응용시스템으로서 행동인식, 식물분류, 음성인식 및 생산라인 모니터링 기술을 개발하고 있다. 지능전자연구실의 주력 프로그램 언어는 C(++), 파이썬, JAVA 등이며, 딥러닝 프레임워크는 TensorFlow, PyTorch 등이다. 이들 S/W를 기반으로 윈도우/리눅스(임베디드)/안드로이드 응용S/W를 개발한다.
수행과제	1. 외래잡초 판별 인식기술 개발 및 시스템 구축 (국립농업과학원, 2018 ~ 2021) 2. 도시 재난재해 대응 ICT 융합 시스템 연구 (정보통신기술진흥센터, 2020 ~ 2021) 3. 인공지능기반 생산현장 PLC 모듈 및 제어프로그램 개발 ((재)광주정보문화산업진흥원, 2020 ~ 2021)
지원 및 혜택	➤ 연구비 지급 ➤ 논문 발표 및 게재 지원

연구실 소개

신호처리 및 제어

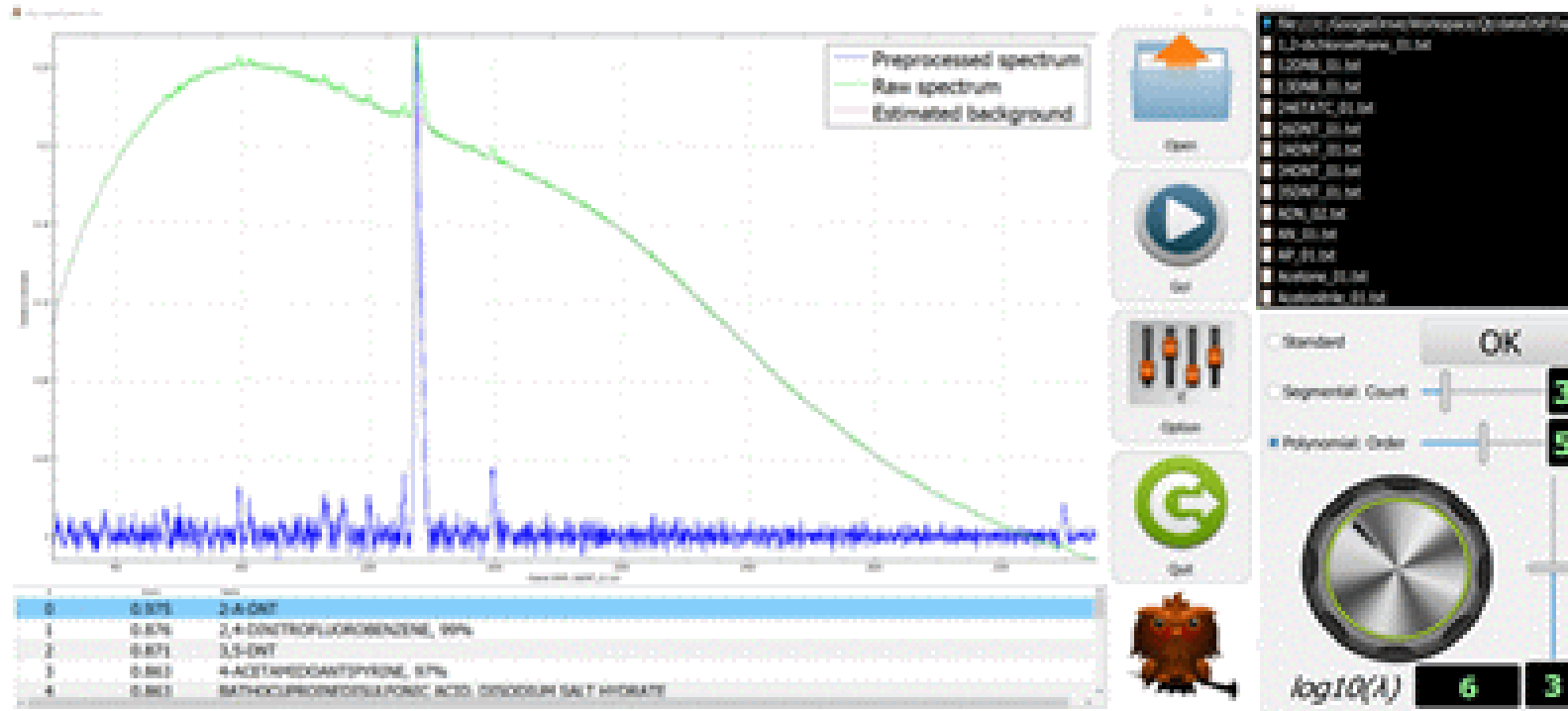
연구실명	영상정보처리시스템연구실 (Visual Information Processing System Lab)
지도교수	홍성훈
연구분야	영상처리/영상통신
연구내용	영상정보처리시스템연구실에서는 멀티미디어 시스템의 구현을 위한 영상 데이터의 압축, 다중화 및 응용기술을 연구한다. 특히 객체 단위의 양방향 방송서비스, 무선 멀티미디어서비스를 위한 비디오 객체 추출 및 처리, 전송 오류에 강인한 비디오 압축 기술, 컴퓨터 기반 의료영상 자동 분석 및 진단 시스템 개발에 관한 연구를 진행 중이다.
수행과제	1. 외래잡초 영상 판별 시스템 개발 (농촌진흥청, 2018. 3. 1. ~ 2021. 12. 31.) 2. 다중센서 융합 지능형 AV 감시시스템 개발 (정보통신기술진흥센터, 2016. 6. 1. ~ 2021. 12. 31.) 3. 디스플레이 모듈 위치정보 검출 및 최적화 소프트웨어 모듈 개발 (한국광기술원, 2019. 7. 4. ~ 2020. 12. 31.)
지원 및 혜택	➤ 우수 연구원 연구비 지급 (석사과정 100~150만원, 박사과정 200~250만원) ➤ 학술대회 논문 발표/참가 및 저널 논문 게재 지원 ➤ 제품 및 연구개발비 지급 ➤ 캡스톤 디자인 설계 지도 ➤ 학·석사, 석·박사 연계 지원 등

연구실 소개

신호처리 및 제어

연구실명	디지털신호처리연구실 (Digital Signal Processing Lab)
지도교수	백성준
연구분야	신호처리
연구내용	디지털신호처리연구실에서는 다양한 분야에 디지털 신호 처리 기술을 접목하는 연구를 진행하고 있다. 주로 사용되는 기술은 잡음 처리, 스펙트럼 처리, 확률적 모델링, 딥러닝을 이용한 패턴인식 등이 있으며, 현재 의료 분야와 자율 주행 관련 연구를 진행하고 있다.
수행과제	1. 미량 혈액의 라만 분광 분석을 통한 간 질병 진단 기술 개발 (한국연구재단, 3억, 2017. 3. ~ 2021. 2.) 2. 전기자동차 기반 미래 차량의 AI 적용 사람중심 지능화 기술 개발 (과학기술정보통신부, 24억, 2020. 4. ~ 2024. 12.) 3. 열악한 자연환경 변화에서 자율주행 차량의 객체 인식 제고와 고장 진단을 위한 AI 기반 차량 내외부 융합 센서 활용 기술 개발 (과학기술정보통신부, 21억, 2020. 4. ~ 2024. 12.)
지원 및 혜택	➤ 연구비 지급 (석사과정 50~80만원/월, 박사과정 80만원~120만원/월)

DSP 연구팀이 개발한 스펙트럼 분석 소프트웨어



< 디지털신호처리연구실 (Digital Signal Processing Lab) : 연구 관련 이미지 >

연구실 소개

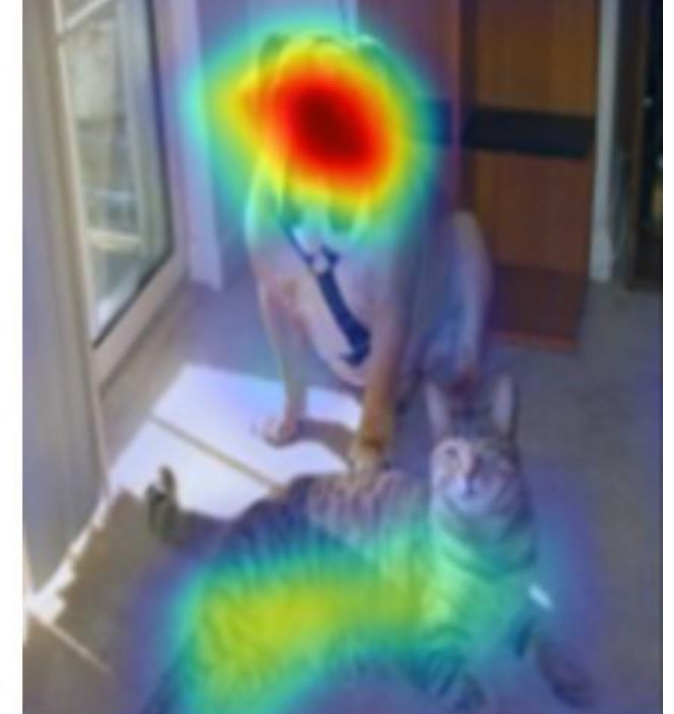
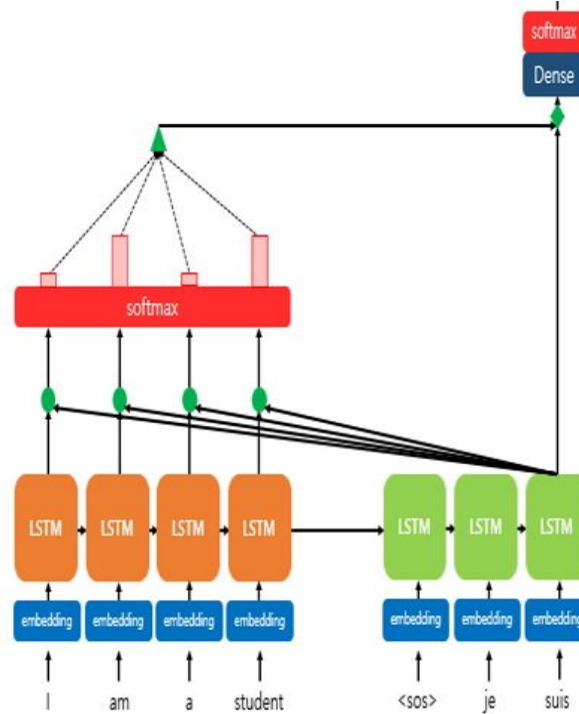
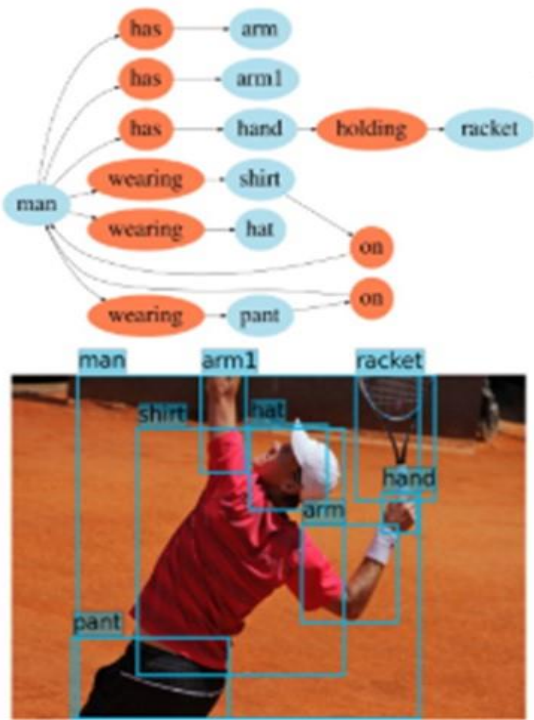
신호처리 및 제어

연구실명	뉴미디어신호처리연구실 (New Media Signal Processing Lab)
지도교수	김동국
연구분야	음성신호처리 및 패턴인식
연구내용	뉴미디어신호처리연구실은 실제 생활에 발생하는 음성, 영상, 네트워크 데이터 및 바이오 신호와 같은 다양한 멀티미디어 데이터를 처리하고 인식하여 시스템이 자동적으로 여러가지 기능을 수행할 수 있도록 하는 알고리즘 및 시스템 개발을 목적으로 한다.

연구실 소개

신호처리 및 제어

연구실명	차세대지능제어연구실 (Next Generation Intelligent Control Lab)
지도교수	최현덕
연구분야	최적 및 강인제어/인공지능 솔루션
연구내용	차세대 지능제어 연구실은 최적제어, 강인제어, 지능제어와 같은 제어이론의 개발뿐만 아니라 인공 지능 기반 자연어처리, 비전인식 연구를 병행함으로써, 차세대 지능형 시스템을 위한 최적의 솔루션 개발을 중점적으로 하고 있다. 이를 통해, 메카트로닉스 시스템, 모바일 로봇 제어, 자율 주행 자동차, 스마트 그리드 시스템에 필요한 핵심요소기술 제공하고 응용하는 연구를 수행한다.
수행과제	복합지능형 에이전트를 위한 딥러닝 기반 시각논리추론 요소기술 개발 (한국연구재단, 15,000만원, 2020. 6. 1. ~ 2023. 2. 28.(예정))
지원 및 혜택	➤ 연구비 지급 (박사과정 : 월 200만원, 석사과정 : 월 90만원) ➤ 해외 논문 발표 및 워크샵 경비 지원 (주저자 + 공저자 전원) ➤ SCI 저널 주저자 인센티브: 100만원 / 1편 ➤ 특허등록 인센티브: 20만원 / 1편



< 차세대지능제어연구실 (Next Generation Intelligent Control Lab) : 연구 관련 이미지 >

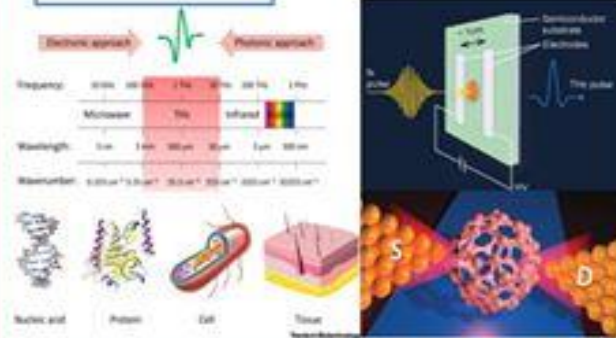
연구실 소개

반도체 및 회로설계

연구실명	반도체소자연구실 (Semiconductor Device Research Lab)
지도교수	지택수
연구분야	반도체 및 전자소자
연구내용	반도체소자연구실은 유/무기반도체와 나노물질 복합체의 기계적, 전기적 특성을 이용하여, 차세대 센서 소자 및 에너지 저장 장치 개발 연구를 진행하고 있다. 나노구조를 기반으로 한 고감도의 광, 바이오, 화학센서, 금속산화물을 이용한 고출력 슈퍼커패시터 에너지 저장장치, 페브로스카이트 기반의 고에너지 변환 효율 태양전지 연구를 수행하고 있으며, 또한 반도체 산업 및 의료 분야에 응용되어 비접촉비파괴 불량검사, 의료용 진단 영상 구현이 가능한 테라헤르츠 기술 기반의 분광시스템을 개발 중에 있다.
수행과제	1. 생체 적합형 나노 금속 산화물 전극을 이용한 슈퍼커패시터 개발 (교육부, 150,000천원, 2018. 6. ~ 2021. 5.) 2. 반도체 소자 및 내부 적층구조 비파괴 검사용 저가형 광단층 영상 시스템 개발 (삼성전자, 198,000천원, 2019. 1. ~ 2021. 12.) 3. 도시 재난재해 대응 ICT 융합 시스템 연구 (과기부, 1,000,000천원, 2020. 1. ~)
지원 및 혜택	➤ 국내·외 학회 참가 및 논문발표 ➤ 해외 대학 및 국내 연구소 파견 연구

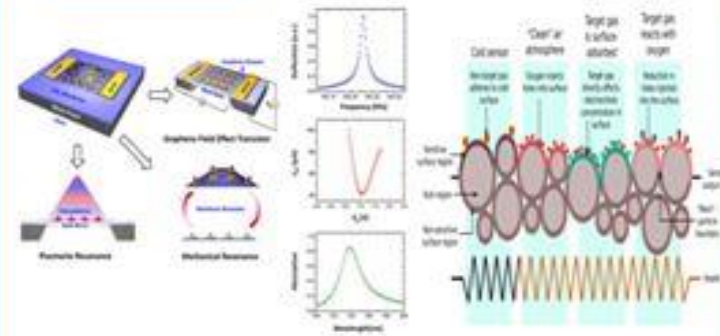
연구실 소개 반도체 및 회로설계

Terahertz



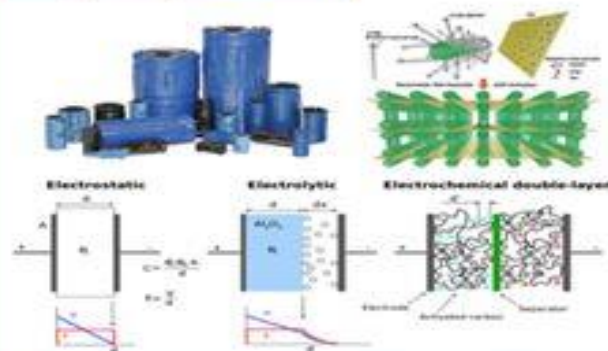
Terahertz 분광학, image, 메타물질 연구

Sensor



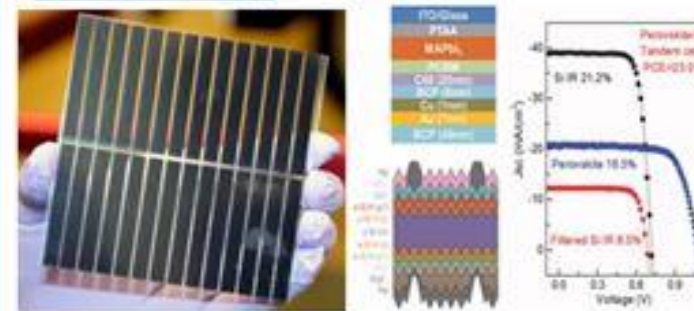
가스 센서 및 압타머를 이용한 바이오 센서 연구

Supercapacitor



WO_3 및 도핑물질을 이용한 슈퍼커패시터 연구

Solar cell



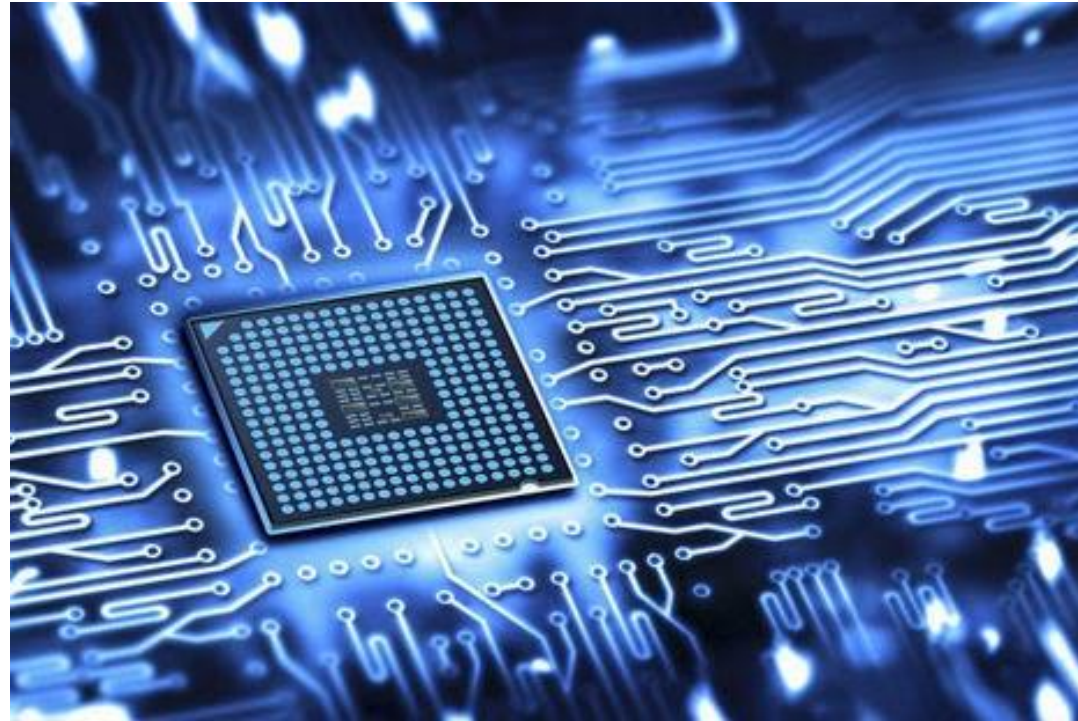
차세대 유/무기 페로브스카이트 태양전지 연구

< 반도체소자연구실(Semiconductor Device Research Lab) : 연구 관련 이미지 >

연구실 소개

반도체 및 회로설계

연구실명	집적소자&회로연구실 (Integrated Nano Device & Circuit Lab)
지도교수	이명진
연구분야	반도체소자/회로설계
연구내용	집적 소자&회로연구실에서는 소전압 및 대전압의 전기적인 특성을 우수하게 유지할 수 있는 차세대 3차원 반도체 소자 구조를 연구하며, 전통적인 실리콘 기반 반도체 공정 기술을 이용해 제작 가능한 구조로 개발하여 반도체 물리모델링과 측정 기반 분석, 그리고 이를 이용한 회로 설계 연구를 수행한다. 또한 미세 전압을 감지하기 위해 잡음에 내성을 가지는 센서 설계 및 실리콘 기반의 광 센서 소자 및 광 센싱 회로 연구를 진행하고 있다. 그리고 한국전력공사와의 공동 연구를 통해 전력 반도체 프로젝트를 진행하여 전력 전자공학을 전공하면서, IGBT, IGCT와 같은 전력 반도체 소자와 이를 이용한 DC계통 회로 분야에 깊이 있는 연구 능력을 가진 소자 및 회로 설계 엔지니어 배출을 꾀하고 있다.
수행과제	1. sensing noiseless 3차원 transistor 구조 및 array architecture 개발 (삼성전자(주), 19,800만원, 2019. 1. 1. ~ 2021. 12. 31.) 2. 확률 분포 시뮬레이션을 통한 tail분포 개선 기억장치 구조 설계 (한국연구재단, 28,000만원, 2019. 3. 1. ~ 2022. 2. 28.) 3. 싸이리스터를 기반으로 한 DC 차단기 회로 개발 (한국전력공사, 16,000만원, 2017. 5. 1. ~ 2020. 4. 31.)
지원 및 혜택	➤ 연구비 지급 (박사과정 : 월 250만원, 석사과정 : 월 110만원, 박사과정 진학 예정 석사과정 : 180만원) ➤ 해외 논문 발표 및 워크샵 경비 지원 (주저자 + 공저자 전원) ➤ SCI 저널 주저자 인센티브 : 100만원 / 1편 ➤ 특허 등록 인센티브 : 20만원 / 1편



< 집적소자&회로연구실 (Integrated Nano Device & Circuit Lab) : 연구 관련 이미지 >

지원 및 혜택 (1) 장학사업

구분	목적	장학 명칭	지원내용
학·석사학위연계	예비 대학원생 조기 발굴	학·석사학위연계과정 학부 연구생 장학	1,000천원 / 학기
		학·석사연계과정장학	수업료1 감면 / 학기
석사 진입	일반대학원에 진학하고자 하는 전남대학교 학부 졸업예정자 지원	도전미래장학	이공계열 2,300천원
석·박사통합과정 진입	최우수 국내외 대학원생 유치	총장명예장학(GS-PHF)	전 과정 전액 장학
박사 진입	석사과정 우수인재의 지속적 지원	학문후속세대장학	10,000천원 / 4학기
전 과정	대학원생의 경제적 부담 경감을 통한 학업 및 연구 몰입도 향상	근로 장학(RA/TA)	RA : 300천원 / 월 TA : 400천원 / 월
		성적/사회취약자장학	수업료1 ~ 등록금 전액

지원 및 혜택

(2) 교육 · 연구 역량강화 프로그램

프로그램명	주요 내용
대학원생 국외연수 지원사업	➤ 국외 대학 및 우수 연구기관 간의 교류활성화 및 전문 분야 교육기회 제공을 위해 국외 연수 활동 지원 ➤ 연수 지역별/기간별 예산 차등 지원, 대학원생 국외 연수자에 대해 대학원 학점 인정
대학원생 연구기획역량강화 지원(GS-RPM)	➤ 일반대학원 재학생(수료후등록생 포함) 및 학부 재학생으로 구성된 팀(4명 이내) 연구 지원
대학원생 연구논문 장려 제도	➤ 연구 의욕 고취 및 연구 참여 활성화를 통하여 연구 풍토 조성과 논문의 질적 향상을 도모하고자 연구논문 장려 지원 ➤ [공학계열] SCI(E), SSCI 주저자 등재 시 연 1회, 1편 지원
대학원생 국내·외 학술대회 참가 경비 지원	➤ 공인된 전국 규모 및 국제수준의 학술 단체가 주관하는 학술회의 심포지엄, 세미나 등에 제1저자로 논문발표(구두 발표, 포스터 발표) 하는 경우 참가 경비 지원 ➤ 지원기간 내 국내 2회 이내, 국외 1회 지급
대학원생 외국어교육 지원	➤ 우리 대학 언어교육원 및 글로벌교육원에서 개설하는 원어민 영어회화과정 ➤ 강좌 출석률 85% 이상인 자에 한하여 강의료 90%지원(1인 1강좌에 한함)
대학원생 외국어 학술논문 교정료 지원	➤ 외국어 학술논문 수준 제고를 위한 교정료 지원 ➤ SCI급 학술지 투고 예정인 단독 저자/주저자, 1인 50만원 이내
대학원생 통계교육지원	➤ 우수 학술연구 논문과 보고서 작성을 위한 통계적 자료 분석 교육 지원

대학원 입학 안내

모집 과정	[전자컴퓨터공학과 전자공학전공] 석사과정, 박사과정, 석·박사통합과정	
전형 방법	구술(면접)	
전형 일정	인터넷 원서접수 (방문/우편 접수 불가)	2021. 5. 4.(화) 9:00 ~ 5. 18.(수) 18:00
	전형 일시	2021. 6. 1.(화)
	합격자 발표	2021. 6. 18.(금) 15:00 예정
문의처	062-530-1800 (전자컴퓨터공학과 전자공학전공사무실)	

- ✓ 입학과 관련한 세부 사항은 [전남대학교 대학원 입시 홈페이지(<http://admgraduate.jnu.ac.kr>) – 입학정보 – 공지사항]의 '2021학년도 후기 입학전형 모집요강' 확인 바람